



D. R. n. 83

Facoltà di Ingegneria dell'informazione, Informatica e Statistica
ANNO ACCADEMICO 2017-2018
Bando relativo alle modalità di ammissione al percorso
d'eccellenza per il corso di laurea magistrale in
Ingegneria Elettronica (Classe: LM-29)

IL RETTORE

VISTO il D.M .22 ottobre 2004, n. 270;
VISTA la delibera del Senato Accademico dell'11 luglio 2006;
VISTA la delibera del Consiglio di Amministrazione del 27 luglio 2006;
VISTO il Regolamento per il "Percorso d'eccellenza dei Corsi di Studio", emanato con D.R. n. 1035 del 25 ottobre 2006;
VISTA la delibera della Giunta di Facoltà del 12 dicembre 2017

DECRETA

E' indetta per l'anno accademico 2017-2018 una procedura comparativa per titoli per la partecipazione al percorso d'eccellenza per il corso di laurea magistrale in **Ingegneria Elettronica**.

1. Requisiti di accesso

Possono partecipare al percorso d'eccellenza per il corso di laurea magistrale in **Ingegneria Elettronica** gli studenti iscritti nell'a.a. 2016-2017 per la prima volta al **primo anno** del suddetto corso di studio, che alla data del **30 novembre 2017** abbiano acquisito tutti i crediti formativi universitari (CFU) previsti **nel primo anno** del corso di studio, con media non inferiore a 27/30 (ventisette/trentesimi).

2. Modalità di partecipazione

Per partecipare al percorso d'eccellenza, lo studente in possesso dei requisiti di cui al precedente punto 1 deve compilare l'allegato A del presente bando e consegnare lo stesso, unitamente all'autocertificazione attestante l'iscrizione, al Presidente dell'Area Didattica di Ingegneria Elettronica, presso la Segreteria Didattica, sita in via Eudossiana 18 - 00184 Roma, **entro il 28 febbraio 2018**.



3. Posti disponibili

Il numero massimo di ammessi al percorso d'eccellenza è pari a **10 (dieci studenti)**.

4. Valutazione dei titoli e formazione della graduatoria

Le domande pervenute entro i termini indicati al precedente punto 2 verranno esaminate da una Commissione giudicatrice designata dal Presidente del Consiglio del corso di laurea magistrale in Ingegneria Elettronica. La Commissione stilerà una graduatoria degli studenti che hanno richiesto l'accesso al percorso d'eccellenza, sulla base degli esami sostenuti e di eventuali giudizi che la Commissione può decidere autonomamente di richiedere.

A parità di punteggio, verrà considerata l'età dei candidati, dando priorità ai candidati più giovani.

5. Pubblicazione della graduatoria

Entro il giorno **8 marzo 2018** sarà pubblicata presso il Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni, via Eudossiana 18, nonché sul sito di Area Didattica di Ingegneria Elettronica (<http://ingegneriaelettronica.uniroma1.it/>) la graduatoria degli ammessi.

6. Struttura generale del percorso

a) **Finalità e definizione** – Il percorso di eccellenza ha lo scopo di valorizzare la formazione degli studenti iscritti, meritevoli e interessati ad attività di approfondimento e di integrazione culturale. Il percorso prevede attività formative aggiuntive a quelle del corso di studio al quale è iscritto lo studente. Il complesso delle attività formative comporta per lo studente un impegno massimo di 200 ore annue e non dà luogo al riconoscimento di crediti utilizzabili per il conseguimento dei titoli universitari rilasciati dall'Università "La Sapienza".

b) **Attività** – A ogni studente ammesso al percorso d'eccellenza verrà assegnato un tutor. Nel corso dell'anno accademico 2017-18 gli studenti ammessi al percorso d'eccellenza svolgeranno le seguenti attività, per un totale di circa 200 ore:

- attività di tipo teorico e metodologico (100 ore), quali per esempio la partecipazione a un corso di tipo specialistico o partecipazione a una scuola estiva;
- attività di tipo progettuale (100 ore), quali l'inserimento in attività di ricerca e sviluppo in ambito industriale con la partecipazione a stages nell'ambito di progetti



di ricerca e sviluppo, l'inserimento in progetti di ricerca in ambito accademico con partecipazione ad attività di tipo progettuale e sperimentale in laboratorio.

Gli studenti Erasmus che svolgono una parte del loro curriculum presso una università straniera e hanno accesso al percorso di eccellenza possono svolgere parte del percorso di eccellenza presso l'istituzione estera che li ospita.

c) **Verifica finale** – Per ogni studente ammesso al percorso d'eccellenza, al termine dell'anno accademico 2017-18 l'attività dello studente verrà valutata dai docenti tutori. In caso di valutazione positiva il Consiglio di Area Didattica può disporre la conclusione con successo del percorso di eccellenza. Per poter concludere con successo il percorso di eccellenza lo studente, oltre ad aver svolto le attività proprie del percorso di eccellenza, deve aver acquisito tutti i crediti formativi universitari (CFU) previsti nel secondo anno ed aver ottenuto una votazione media non inferiore a 27/30 (ventisette/trentesimi).

d) **Riconoscimento finale** – Contestualmente al conseguimento del titolo di studio, lo studente che ha concluso un percorso di eccellenza riceverà un'attestazione del percorso svolto, rilasciata dalla Presidenza della Facoltà di Ingegneria dell'Informazione, Informatica e Statistica, con le modalità previste per gli altri tipi di certificazione. Tale attestazione verrà registrata sulla carriera dello studente stesso. Unitamente a tale certificazione, l'Università conferirà allo studente un premio pari all'importo delle tasse versate nell'ultimo anno di corso.

7. Informazioni

Per ulteriori informazioni rivolgersi alla Segreteria Didattica dell'Area Didattica di Ingegneria Elettronica (via Eudossiana 18 - 00184 Roma) oppure consultare il sito <http://ingegneriaelettronica.uniroma1.it>.

8. Responsabile del procedimento amministrativo e foro competente

Ai sensi degli articoli 4, 5 e 6 della legge 241/90 è responsabile del procedimento amministrativo **il sig. Nicola Argenti**.

In caso di controversia, competente in via esclusiva sarà il Foro di Roma.

Roma, 15 gennaio 2018

F.to IL RETTORE

**ALLEGATO A**

ANNO ACCADEMICO 2017-2018
Domanda per l'ammissione al percorso d'eccellenza
per il corso di laurea magistrale in Ingegneria Elettronica
(Classe: LM-29)

(Lo studente deve compilare il presente allegato in ogni sua parte e inviare/consegnare lo stesso, unitamente all'autocertificazione attestante l'iscrizione, al Presidente dell'Area Didattica di Ingegneria Elettronica, presso la Segreteria Didattica, sita in via Eudossiana 18 - 00184 Roma, **entro il 28 febbraio 2018.**

Il/la sottoscritto/a, ai sensi del D.P.R. 28 dicembre 2000, n. 445, dichiara:

Cognome		Nome			
Nato a		In data		Prov.	
Codice fiscale					
Indirizzo				n.	
Città		C.a.p.		Prov.	
Telefono fisso		Cellulare			
N. di matricola		E-mail			
Iscritto al corso di				Classe	
Anno di immatricolazione		Anno di corso			



CHIEDE

di partecipare al percorso d'eccellenza per il corso di laurea magistrale in Ingegneria Elettronica.

Roma, _____

Firma
