

La **Micron Technology Italia S.r.l.**, società leader nella produzione di semiconduttori per memorie non volatili e sensori di immagini, nell'ambito della collaborazione didattica con la Facoltà di Ingegneria dell'Informazione dell'Università di Roma "La Sapienza", offre anche per l'anno 2011 il corso **CAMPUS@MICRON 2011** dedicato all'Ingegneria di Processo e Prodotto.

Il corso di svolgerà presso la sede di Avezzano (AQ) nei giorni 22-31 agosto 2011. Il programma è di seguito allegato.

Per l'Università di Roma "La Sapienza" sono disponibili 10 posti. E' possibile un limitato aumento dei posti disponibili.

E' richiesto che gli studenti siano iscritti al terzo anno di una Laurea in **Ingegneria** e che abbiano superato 100-102 (rispettivamente per ordinamento 509/99 e 270/04) dei crediti previsti per esami dal curriculum. Le idoneità non sono considerate.

Qualora il numero di richieste sia superiore a 10 i candidati verranno selezionati in base a:
votazione media;
minor tempo di espletamento degli esami.

La frequenza dal corso sarà riconosciuta dal Consiglio di Area di Ingegneria Elettronica come idoneità al Laboratorio interdisciplinare III (5 CFU) per studenti dell'Ordinamento 509/99 e come elaborato di tesi (5 CFU) per studenti dell'Ordinamento 270/04.

Dal punto di vista logistico, **Micron Technology** ha preso accordi con strutture di accoglienza locali per ridurre la spesa del pernottamento a carico degli studenti. Il pranzo è invece previsto presso la mensa dell'azienda.

Il termine di presentazione delle domande è fissato al **15 maggio 2011**.

Prof. Fabrizio Palma
Presidente del Consiglio di Area di Ingegneria Elettronica

Allegato: Programma del corso

	Mattina (9-13)	Pomeriggio (14-18)
1 giorno - Lunedì 22 agosto	Badge Assignment – General Overview	Devices (memories and/or image sensors), array/pixel description
2 giorno – Martedì 23 agosto	Manufacturing process: process steps	Manufacturing process: process steps
3 giorno – Mercoledì 24 agosto	Statistics: process/product data mining, data analysis, control charts	Data mining and analysis of probe and parametric results vs. baseline: distributions and comparison
4 giorno – Giovedì 25 agosto	INFN – LNGS Visit	INFN – LNGS Visit
5 giorno – Venerdì 26 agosto	Special Work Request (SWR) and Design of Experiment (DOE) – Theory	Process parameters \diamond case study specifics Special Work Request (SWR) and Design of Experiment (DOE) – Theory and construction of specific case
6 giorno – Sabato 27 agosto	Avezzano Site visit	libero
7 giorno – Domenica 28 agosto	libero	libero
8 giorno – Lunedì 29 agosto	Quality methods and processes	Electrical characterization and Reverse Engineering theory YE - Theory
9 giorno – Martedì 30 agosto	Physical characterization and Electron Microscopy Fundamentals -	Case study
10 giorno – Mercoledì 31 agosto	Test out	

Schema di domanda.

Al Presidente del Consiglio dell' Area Didattica
di Ingegneria Elettronica,
v. Eudossiana 18,
00185 Roma

Il sottoscritto, residente in
tel.....email..... studente iscritto alanno del
corso di Laurea in Ingegneria Elettronica. dichiara di aver superato i seguenti esami (non idoneità), previsti
dal piano di studi del Corso di Laurea in Ingegneria Elettronica,

.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....
.....

per un totale di crediti.....

chiede di essere ammesso a frequentare il corso: **CAMPUS@MICRON 2011** dedicato all' Ingegneria di
Processo e Prodotto, che si terrà ad Avezzano (AQ) nei giorni 22-31 agosto 2010, secondo quanto
specificato dal bando emesso dal CDA di Ingegneria Elettronica.

Roma,.....

In fede.....